



PRESS RELEASE

XJTAG, Arm® Seri Bağlantı Hata Ayıklama (Serial Wire Debug) ve Kullanıcı Tanımlı Kütüphane desteği duyurusunu yaptı

Cambridge, İngiltere, 16 Haziran 2021 – JTAG Boundary Scan Test Çözümleri konusunda lider firmalardan XJTAG, 3.11 versiyonu ile gelecek olan SWD (Serial Wire Debug) desteği, kullanıcı tanımlı kütüphaneler, yeni işaret üretici ve pek çok yeni özellik duyurusunu gerçekleştirdi.

Seri Kablolarda Hata Ayıklama

ARM® Cortex® çekirdeğine sahip ekipman kullananlar için yeni versiyonda yer alan SWD protocol desteği ile XJLink2 üzerindeki herhangi 2 pin'i kullanarak bu teknolojiden faydalanabilmek mümkün olacaktır. Bu teknoloji bir ekipmanın dahili hafızasını programlamak için kullanılabileceği gibi, bu arabirim sayesinde SWD'ye sahip bir ekipman kart testi aşamasında doğrudan da kontrol edilebilecektir. Öyle ki analog – dijital dönüştürücü gibi çevre birimlerini test etmek, ve bağlı olan hafızaları programlamak mümkün olacaktır.

XJTAG her zaman iyi test kapsamı sağlamak için bir işlemcinin JTAG sinyallerinin eklenmesini önerse de, herhangi bir sebeple bu yapılamıyorsa bu sürüm, GPIO pinlerini kontrol etmek için SWD kullanarak cihazın bağlantılarını test etmenin bir yolunu sağlar.

JTAG pinlerinde SWD'yi çoklayan cihazlar, iki mod arasında geçişi otomatikleştiren ek bir işlevle desteklenir. SWD arayüzüne sahip çip sayısının giderek artması ile XJTAG mühendisleri bu desteğin, oldukça katma değerli bir ek olacağına inanmaktadır.

Kullanıcı Tanımlı XJEase Kütüphaneleri

Yeni XJTAG sürümü ayrıca mühendislerin kendi XJEase ekipman dosyalarını ve devre tanımlama dosyalarını oluşturmalarını ve yönetmelerini sağlayan bir uygulama sunuyor. Bu kütüphane, takımlar arasında uyumluluğu artırmaya, iş gücü kaybını azaltmaya ve projeleri sürdürmek için geçen süreyi en aza indirmeye yardımcı olmak için bir organizasyon genelinde paylaşımına açılabilir ve ortak idame edilebilir. Ekipmanları kategorize ederken veya bir projeye devre tanımlama dosyaları eklerken, bu yeni kütüphane XJDeveloper'ın, kullanılacak kütüphaneler listesine eklenebilir.

Yapılandırılabilir Osilatör

Bir zamanlayıcının test sırasında kartı sıfırlamasını önlemenin bir yolunu arayan veya basit bir saat girişine ihtiyaç duyan mühendisler, XJLink2'nin yeni osilatör çıkışından yararlanabilecektir. XJTAG 3.11 ile birlikte gelen bu özellik birçok durumda ayrı bir sinyal üretici ihtiyacını ortadan kaldırarak kolaylık ve maliyet tasarrufu sağlayabilir. Bu esnek ve kullanımı kolay osilatör, 10 kHz'den 166 MHz'e kadar 10 kHz adımlarda ayarlanabilir ve kapatıldığında yüksek empedans çıkışına sahiptir. Bu osilatörü XJEase kullanarak bir test sırasında kontrol etmek kolaydır ve sürekli yazılım etkileşimi olmadan çalışır, bu da sabit bir giriş gerektiren bir kartı test ederken idealdir. USB, PXI ve Quad sürümleri de dahil olmak üzere tüm XJLink2 temelli donanımlarda kullanılabilir.

Excel Desteği, Kayıt Dosyası Görüntüleyicisi ve Diğer Geliştirmeler

XJTAG, bu versiyonda proje oluşturmayı kolaylaştırmak için, çok sekmeli dosyalar da dahil olmak üzere Excel biçiminde (.xls ve .xlsx) ürün dosyalarını içe aktarma desteği ekleyerek çeşitli mühendislik isteklerine yanıt verdi.

Artık birden fazla hata kayıt dosyasıyla uğraşmak daha kolay. XJTAG 3.11'deki Hata Kayıt Dosyası Görüntüleyicisi, kullanıcıların içeriklerine göre bir kayıt dosyası koleksiyonunu filtrelemesine ve arama yapmasına olanak sağladığından, mühendislerin artık istedikleri dosyaları bulmak için her dosyayı açmalarına gerek olmayacaktır. Bu, kullanıcıların belirli bir testin başarısız olduğu durumda, belirli bir zaman aralığındaki veya belirli bir XJPack ya da proje sürümündeki içeriklere filtre uygulamalarına olanak tanır. Bu, eğilimleri belirlemeyi sağlar ve sorunlara ait hata ayıklama işlemini hızlandırır. Hata Dosyası Görüntüleyicisi'ne eklenen diğer özellikler arasında, dosyayı açmadan önce testlerin ve sonuçların listesini önizleme yeteneği, gezinti bölmesinde bir test seçildiğinde ilgili bölüm vurgulandığı zaman dosyada daha kolay gezinme ve "en son kullanılan" klasör listesinin eklenmesi yer alır.

Dinamik JTAG zincirleriyle ilgili sorunlarda hata ayıklarken, XJDeveloper'ın Analiz, Debug Bağlantı Testi ve Pin Eşleme ekranlarında profilleri değiştirmek artık daha kolay: projenin varsayılan ayarlarını değiştirmek yerine artık profiller arasında serbestçe geçiş yapabilirsiniz.

3.11 sürümüyle birlikte gelen tüm avantajlar, XJTAG'ın Boundary Scan test alanındaki liderliğini sürdürmeye olan bağlılığını göstermektedir. Bu en son yazılım versiyonu, geçerli bir bakım sözleşmesi olan mevcut müşteriler tarafından www.xjtag.com adresinden indirilebilir. XJTAG ile +44 (0)1223 223007 numaralı telefondan, enquiries@xjtag.com e-posta yoluyla veya dünya çapındaki distribütör ağı üzerinden iletişime geçilebilir. Daha fazla bilgiyi www.xjtag.com adresinde bulabilirsiniz.

XJTAG Hakkında (www.xjtag.com)

XJTAG, JTAG Boundary Scan test donanım ve yazılım araçlarının dünya lideri tedarikçisidir. XJTAG ürünleri, mühendislerin elektronik devrelerde hızlı ve kolay bir şekilde hata ayıklamasını, test etmesini ve programlanmasını sağlamak için IEEE Std.1149.x (JTAG Boundary Scan) standardını kullanır. Bu, elektronik tasarım, geliştirme ve üretim süreçlerini önemli ölçüde kısaltabilir. Şirket, yenilikçi ürün geliştirme ve yüksek kaliteli teknik desteğe odaklanmış ve bu sayede lider bir çözüm olarak yaygın bir kullanıma sahiptir. XJTAG, ürünleri ve hizmetleri hakkında daha fazla bilgi için lütfen www.xjtag.com adresini ziyaret edin.

İletişim

XJTAG, CamTech House, 137 Cambridge Road, Milton, Cambridge, CB24 6AZ, United Kingdom

Tel: +44 (0) 1223 223007

Email: enquiries@xjtag.com

Web: www.xjtag.com